2Do List – 23/1/2012

1. ~~Opcode Unite – state machine~~
2. ~~Pin 🡪 signal~~
3. ~~Opcode unite block - Wbs\_err\_o – we need to count the data packets arriving, if not equal to tga then error and then this signal is asserted.~~
4. Opcode FIFO 🡪 opcode store?
5. ~~Moshe's comment:~~

~~צריך להוסיף סיגנל חדש בין הבלוק הקודם (יציאה ממנו) לבלוק הזה (כניסה אליו). תארו לכם שאתם באמצע כתיבה ל- FIFO הזה ומגיע VSYNC. איך אתם יודעים האם להעביר או לא? צריך להוסיף סיגנל של fifo\_ready שאומר שהסתיימה כתיבה ל- FIFO, ורק אז אם מגיע VSYNC שואלים האם היה את ה- TRIGGER הזה (תצטרכו לנעול אותו ואח"כ לנקות אותו), ובהתאם להתחיל את הקריאה מה- FIFO.~~

1. ~~Opcode FIFO : Op\_fifo\_rd\_en 🡪 Op\_fifo\_rd\_start~~
2. ~~Opcode FIFO : Rd\_mng\_en~~

~~אם אין opcodes חדשים בין frame ל- frame: כיצד סינגל זה מתנהג?~~

1. ~~Read Manager block : Wbm\_add\_o[9..0] is sent to memory management and not SDRAM~~
2. ~~Read Manager block : FSM – fix the name of the state~~